



**{डीन का कार्यालय (अनुसंधान एवं परामर्श)}**  
**{OFFICE OF THE DEAN (RESEARCH & CONSULTANCY)}**

**प्रोजेक्ट एसोसिएट के पद के लिए विज्ञापन (विशुद्ध रूप से संविदात्मक) Advertisement for Post of Project associate (Purely contractual)**

एन आईटी हमीरपुर के इलेक्ट्रॉनिक्स और संचार इंजीनियरिंग विभाग, में इलेक्ट्रॉनिक्स और सूचना प्रौद्योगिकी मंत्रालय, भारत सरकार के तहत सी२ एस द्वारा वित्त पोषित " अल्ट्रा स्मॉल एटॉमिक क्लॉक का ए एस आई सी और पैकेज डिजाइन" नामक परियोजना में प्रोजेक्ट एसोसिएट के एक (01) पद के लिए अत्यधिक प्रेरित और योग्य उम्मीदवारों से नीचे दिए गए विवरण के अनुसार आवेदन आमंत्रित किए जाते हैं।

Applications are invited from highly motivated and eligible candidates for One (01) position of Project Associate in the project titled "ASIC and Package Design of Ultra Small Atomic Clock" funded by C2S under Ministry of Electronics and Information Technology, Govt. of India, in the Department of Electronics and Communication Engineering, NIT Hamirpur as per details envisaged below:

पद/Post	परिचय/Emoluments	योग्यता/Qualification
प्रोजेक्ट एसोसिएट (रिक्ति की संख्या: 01)/Project Associate (No. of Vacancy: 01)	रु. 30,000/- पीएम (Rs. 30,000/- PM)	<ul style="list-style-type: none"> <li>गेट के माध्यम से ईसी/ईई/आईएन के प्रासंगिक विशेषज्ञता में एम.ई./एम.टेक. डिग्री या ईसी/ईई/आईएन विषय में गेट स्कोर के साथ बी.टेक. (ईसी/ईई/इंस्ट्रुमेंटेशन)/M.E./M.Tech. Degree in relevant specialization of EC/EE/IN through GATE or B.Tech. (EC/EE/Instrumentation) with a GATE score in EC/EE/IN discipline</li> <li>उम्मीदवार को GATE/CSIR-UGC NET या केंद्र सरकार द्वारा आयोजित किसी अन्य राष्ट्रीय परीक्षा योग्यता के माध्यम से M.E./M.Tech प्राप्त होना चाहिए। विभाग या संस्थान जैसे डीएसटी, डीबीटी, डीएई, डीओएस, डीआरडीओ, एमएचआरडी, आईसीएआर, आईसीएमआर, आईआईटी, आईआईएससी, आईआईएस ईआर आदि।</li> <li>The candidate must have obtained M.E./M.Tech through GATE/CSIR-UGC NET or any other National Exam Qualification conducted by Central Govt. departments or institutes such as DST, DBT, DAE, DOS, DRDO, MHRD, ICAR, ICMR, IIT, IISc, IISER etc.</li> <li>उम्मीदवार को माइक्रोइलेक्ट्रॉनिक्स से परिचित होना और लिनक्स ऑपरेटिंग सिस्टम और वीएलएस आईआईसी डिजाइन टूल जैसे कैडेंस, सिनोप्सिस का उपयोग करने का अनुभव होना आवश्यक है।</li> <li>The candidate is required to be familiar with Microelectronics, and experience of using Linux operating system and VLSI IC design tools such as Cadence, Synopsis.</li> </ul>

1)	परियोजना का नाम/ Name of the Project	"एसआईसी और अल्ट्रा स्मॉल परमाणु घड़ी का पैकेज डिजाइन" / "ASIC and Package Design of Ultra Small Atomic Clock"
2)	परियोजना अन्वेषक का नाम /Name(s) of Project Investigator	डॉ. के एस पांडे /Dr. K.S.Pandey (PI) डॉ. गार्गी खन्ना /Dr. Gargi Khanna (Co-PI)
3)	नियुक्ति की प्रकृति/ Nature of appointment	पद पूरी तरह से अनुबंध के आधार पर है, जिसमें प्रारंभिक नियुक्ति शामिल होने की तारीख से एक वर्ष की अवधि के लिए है, जिसे व्यक्ति के संतोषजनक प्रदर्शन और परियोजना के तहत प्रावधानों के अधीन परियोजना अवधि तक बढ़ाया जा सकता है। The position is purely on contract basis with the initial appointment for a period of one year from the date of joining, extendable upto the project duration subject to the satisfactory performance of the individual and provisions under the project.
4)	परियोजना अवधि/ Project Duration	पांच साल/Five Years
5)	Age Limit	आवेदन प्राप्त होने की अंतिम तिथि तक प्रोजेक्ट एसोसिएट के लिए अधिकतम आयु सीमा 35 वर्ष है। आयु सीमा और योग्यता में छूट भारत सरकार के मानदंडों के अनुसार लागू होगी/Maximum age limit for Project Associate is 35 years, as on last date of receipt of applications. The relaxation in age limit and qualification will be applicable as per Govt Norms

**आवेदन कैसे करें/How to apply:**

1. इच्छुक उम्मीदवार अपना विधिवत भरा हुआ आवेदन पत्र (अनुलग्नक-1) संक्षिप्त बायोडाटा/पाठ्यचर्या और संबंधित प्रमाणपत्रों/दस्तावेजों की स्व-सत्यापित प्रतियों के साथ परियोजना के सह-प्रधानअन्वेषक (सह-पीआई) डॉ. गार्गी खन्ना, एसोसिएट प्रोफेसर, इलेक्ट्रॉनिक्स और संचार इंजीनियरिंग विभाग, एनआईटी हमीरपुर (हि.प्र.), 177005, को भेज सकते हैं। Interested candidates may send their duly filled Application form (Annexure-I) along with brief resume/curriculum vitae and self-attested copies of the relevant certificates/documents to the Co-Principal Investigator (Co-PI) of the project, Dr. Gargi Khanna, Associate Professor, Department of Electronics and Communication Engineering, NIT Hamirpur (HP) 177005.
2. उम्मीदवारों को अपने सभी प्रासंगिक दस्तावेजों की सॉफ्ट कॉपी भी ई-मेल के माध्यम से जमा करनी होगी: gargi@nith.ac.in/The candidates must also submit softcopies of all their relevant documents through an e-mail addressed to: gargi@nith.ac.in

एनआईटी हमीरपुर विज्ञापित से संतुष्ट उम्मीदवारों में से योग्य उम्मीदवारों की शॉर्ट लिस्टिंग के लिए उच्च मानदंड तय करने का अधिकार सुरक्षित रखता है प्रोजेक्ट पद की योग्यताएं और आवश्यकताएं। शॉर्ट लिस्ट किए गए उम्मीदवारों की सूची संस्थान की वेबसाइट पर प्रदर्शित की जाएगी।/NIT Hamirpur reserves the right to fix higher criteria for shortlisting of eligible candidates from those satisfying advertised qualifications and requirement of the project post. The list of shortlisted candidates will be displayed on the Institute's website.

आगे की स्क्रीनिंग और चयन प्रक्रिया में उपस्थित होने के लिए शॉर्ट लिस्ट किए गए उम्मीदवारों को कोई अलग पत्र जारी नहीं किया जाएगा। साक्षात्कार में भाग लेने के लिए कोई टीए/डीए का भुगतान नहीं किया जाएगा। आवेदन प्राप्त करने की अंतिम तिथि 16 अक्टूबर-2024 है।/No separate letter will be issued to the shortlisted candidates for appearing in further screening and selection process. No TA/DA will be paid for attending the interview. The last date of receiving applications is 16 October 2024.

साक्षात्कार के लिए बुलाए गए शॉर्ट लिस्ट किए गए उम्मीदवारों के साथ साक्षात्कार की तारीख संस्थान की वेबसाइट पर प्रदर्शित की जाएगी या ईमेल के माध्यम से सूचित की जाएगी।/The date of interview along with the shortlisted candidates called for interview will be displayed on the Institute's website or informed through email.

टिप्पणी/Note: चयनित उम्मीदवार को मौजूदा मानदंडों के अनुसार संस्थान के पीएचडी कार्यक्रम के लिए आवेदन करने के लिए प्रोत्साहित किया जाएगा।/The selected candidate shall be encouraged to apply for PhD Programme of the Institute as per the prevailing norms.

डॉ. गार्गी खन्ना (सीओ-आई)/Dr. Gargi Khanna (Co-PI)  
सह-प्राध्यापक/Associate Professor,  
ईसीई विभाग एनआईटी हमीरपुर (एचपी) 177005 भारत/  
Department of ECE, NIT Hamirpur (HP) 177 005, India

  
सहायक रजिस्ट्रार (आरएंडसी)/  
Assistant Registrar (R&C)

सं. एनआईटीएच/एचएमआर/आरएंडसी/No. NITH/HMR/R&C -744-746

दिनांकित/Dated: 24/09/2024

प्रतिलिपि यहां अग्रेषित की गई/Copy forwarded to:

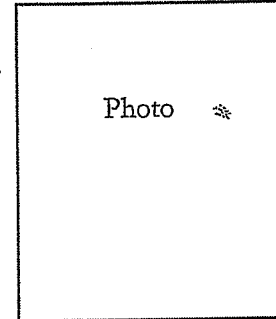
1. संकायप्रभारी (कंप्यूटरकेंद्र) को संस्थान की वेबसाइट पर अपलोड करने के अनुरोध के साथ।/Faculty Incharge (Computer Centre) with the request to upload on the Institute Website.
2. प्रमुख, DoECE जानकारी हेतु/Head, DoECE for information.
3. सूचना एवं व्यापक प्रचार-प्रसार के लिए ईसीई विभाग के डॉ. के.एस. पांडेय और डॉ. गार्गी खन्ना।/Dr. K.S. Pandey and Dr. Gargi Khanna, Department of ECE for information and wide publicity.

## APPLICATION FOR PROJECT ASSOCIATE POSITION

Name of the Project: ASIC and Package Design of Ultra Small Atomic Clock

Applied For the Post of \_\_\_\_\_

1. Full Name:
2. Date of Birth:
3. Gender M/F:
4. Marital Status:
5. Nationality:
6. Category:
7. Physically handicapped: Y/N
8. Father's Name:
9. Address of Correspondence:



10. Mobile No.:
11. E-mail Address:
12. Academic Record:
  - A. GATE/CSIR/UGC or any other National Exam Qualification conducted by Central Govt. departments as listed in the advertisement details with Percent marks/Rank, year of qualifying etc.

Name of the examination	Year of passing	Score

B. Qualifying Degree:

Examination (mention specialization if applicable)	Name of School/College/ University/Institute With city and state	Year of Passing	Specialization	% of Marks/CGPA obtained	Distinction/Division
Class X					
Class XII					
B.Tech./B.E.					
Post Graduate Degree					
PhD					
Any other					

- C. Attach list of publications (if any):
- D. Working experience (if any):

E. Whether currently employed: Y/N

15. Names and addresses of two referees along with valid contact number and e-mail address.

16. Affix passport-sized photograph with the application.

Declaration

I hereby declare that I have carefully read and understood the instructions and particulars on this application and that all entries in this form as well as in the attached sheets are true to the best of my knowledge and belief. In event of the information being found false or incorrect or any ineligibility being found before and after the selection, my candidature is liable to be cancelled. I confirm that I am available for both online/offline interview as informed by the institute.

Date:

Signature

Place:

List of certificates to be attached with this application:

1. B.Tech/B.E final degree certificate.
2. Postgraduate degree M.Tech./M.E. certificate.
3. Passing certificate of GATE/CSIR-UGC NET or any other National Exam Qualification conducted by Central Govt. departments or institutes.
4. PhD certificate (if any)
5. List of Publications (if any).
6. Proof of work experience (if any).